

## **Teme proiecte de diploma**

1. Proiectarea în VHDL a mașinilor cu stări finite
2. Proiectarea sumatoarelor complete
3. Metode de acces a memoriilor sistemelor de calcul
4. Sistem paralel de prelucrare a informației
5. Optimizarea prelucrării informației cu sisteme reconfigurabile
6. Crearea amprentei de securitate pentru sisteme deschise
7. Metode de compresie a informației